PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-209086

(43)Date of publication of application: 07.08.1998

(51)Int.Cl.

H01L 21/301

B26F 3/00

C03B 33/00

C03B 33/02

C03B 33/033

(21)Application number: 09-013472

(71)Applicant: MATSUSHITA ELECTRIC

IND CO LTD

(22)Date of filing:

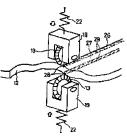
28.01.1997

(72)Inventor: TAKAHASHI MASAYUKI

(54) BREAKING METHOD FOR PLATE-SHAPED WORK AND ITS EQUIPMENT (57)Abstract:

PROBLEM TO BE SOLVED: To shorten a work time and improve yield of material, by scribing lines on the same positions of the surface and the back of a plate-shaped work, and breaking the plate-shaped work along the scribe lines.

SOLUTION: A pair of scribe units 14 having scribe chips a 13 forming scribe lines on the surface of a work 12 like a board are so arranged that the scribe chips 13 face with each other. The scribe chips 13 are rotatably pivotally supported on one end portions of scriber holders 19 which are arranged along the holding direction of the work 12. The scribe chips 13, 13 act so as to clamp the work 12 from both sides, and cracks 28 are generated on the surface of the work 12 which is in contact with the scribe chips 13, 13. When scribe lines 26 have been formed, bending stress is applied, and the work is divided along the scribe lines 26. Thereby breaking width can be reduced, and yield of material is improved, and high speed breaking is enabled.



LEGAL STATUS

[Date of request for examination]

28.01.2004

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出顧公開番号

特開平10-209086

(43)公開日 平成10年(1998)8月7日

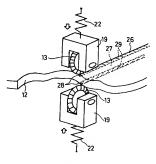
(51) Int.Cl.4	線別記号	F I
H01L 21/3	301	H 0 1 L 21/78 B
B26F 3/0	00	B 2 6 F 3/00 A
C03B 33/0	00	C 0 3 B 33/00
33/0	02	33/02
33/0	033	33/033
		審査請求 未請求 請求項の数5 OL (全 5 頁)
(21)出願番号	特顯平9-13472	(71) 出職人 000005821
		松下電器産業株式会社
(22) 出願日	平成9年(1997)1月28日	大阪府門真市大字門真1006番地
		(72)発明者 高橋 正行
		大阪府門真市大字門真1006番地 松下電器
		産業株式会社内
		(74)代理人 弁理士 森本 義弘

(54) 【発明の名称】 板状ワークの割断方法およびその装置

(57)【要約】

【課題】 半導体チップなどを板状ワークより切り出す に際し、加工時間を短縮できるとともに材料歩留りを向 上できるようにする。

【解決手段】 ワーク12の表裏面の同一位置にスクラ イブ線26を刻み、このスクライブ線26に沿ってワー クを割断する。曲げ応力を加えることで、チッピングを 生じることなく高速に割断できる。



【特許請求の範囲】

【請求項1】 板状ワークの表裏面の同一位置にスクラ イブ線を刻み、このスクライブ線に沿って板状ワークを 割断することを特徴とする板状ワークの割断方法。

【請求項2】 板状ワークが硬能材料からなる基板であるとを特徴とする請求項1記載の板状ワークの割断方

【請求項3】 板状ワークの表面にスクライブ線を刻む スクライブ部を有したスクライブ手段を、スクライブ部 が互いに対向するように少なくとも一対配置したことを 10 特徴とする板状ワークの制度装置。

【請求項4】 スクライブ手段が、CO, レーザやYA Gレーザなどのレーザビームを照射するレーザ照射装置 であることを特徴とする請求項3記載の板状ワークの割 断装置。

【請求項5】 スクライブ年段が、スクライブ部としてのスクライブ・ップと、前記スクライブチップを保持するスクライブ・ホルゲーと、前記スクライブ・エルダーを介してスクライブチップを、対向するスクライブ手段との間に配置される板状ワークに向けて所定衛重で付勢 20 する付勢手段と、前記スクライバーホルダーを所定位置に移動させ、スクライブチップによる板状フークの切込みを所定量となす切込み量調節手段とを備えたスクライバーエニットであることを特徴とする請求項3配載の板状ワークの物味装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は半導体基板やガラス 基板などの板状ワークの割断方法およびその装置に関す る。

[0002]

【従来の技術】近年、商品の小型化要請に伴い半導体チップの小型化が求められており、0.3mmのチップも見られるようになった。このようなチップを半導体基板(半導体用ケエハー)から切り出すために従来より用いられているダイシング装置に、たとえば図るに示したように、薄刃砥石1を、低石ホルゲー2を介してスピンドル3に取り付けたものであり、このダイシング装置に関こした半導本基板4と砥石1とをX、Y、2動方向に相対運動させることにより、チップ5を切り離している。

[0003]

【発明が解決しようとする課題】しかしながら、上記したような切り出し方法では、半導体基板4が硬脆材料からなるものである場合などに、図7に示したように、切断面にチッピング (ワレ、カケ) 6が生じて実験の切断幅Wが砥石幅W。よりも広くなり、材料歩留りが悪くなるだけでなく、長い加工時間を要するという問題がある。。(71は半導体基板4を固定する粘着テープである。)

半導体基板4の中でも上記問題が顕著なGaAs基板に 50 時間を短縮できる。

ついて説明すると、たと太ば3インチ(約76 mm) 四 方のGaA ま 基板から0.3 mm 四方のチップ5を極石 棚板。0.0 4 mmの延石1 により切り出す場合には、 縦横各150ライン(合計300ライン)切断する必要 があり、切断のための延石1 の移動量(ワークサイズ+ 軽石サイズ)は125 mmとなる。したがって、砥石1 の移動速度を移3 mmとした時には、約210分の加 工時間が必要である。

2

【0004】そこで、加工時間を指摘するために延石1 の移動速度を速くすることが考えられるが、この場合、 チッピング6が大きくなるので、切断幅WをC2見積も らねばならず、この例では切断幅Wが0.1mm必要で あるため、材料歩留りは約60%になってしまう。しか し、GaAs基板のように高値な半導体基板4は特に、 材料分留りを高くすることが望まれる。

【0005】本発明は上記問題を解決するもので、半導体チップなどを板状ワークより切り出すに際し、加工時間を短縮できるとともに材料歩留りを向上できるようにすることを目的とするものである。

[0006]

【課題を解決するための手段】上記問題を解決するため に、本発明の板状ワークの割断方法は、板状ワークの表 裏面の同一位置にスクライブ線を刻み、このスクライブ 線に沿って板状ワークを割断するようにしたものであ

【0007】好ましくは、硬脆材料からなる板状ワーク に適用する。また本発明の板状ワークの動断装置は、板 状ワークの表面にスクライブ線を剥むスクライブ部を有 したスクライブ手段を、スクライブ部が互いに対向する 3 ように少なくとも一対発酵したものである。

【0008】好ましいスクライブ手段は、CO・レーザ やYAGレーザなどのレーザと一ムを照射するレーザ照 射装度である。他の好ましいスクライブ手段は、スクライブ部としてのスクライブチップと、前記スクライブ・メーターが一本ルダーを介してスクライブチップを保持するスクライバーホルダーと、前記スクライバーホルダーを介してスクライブ手段との間に配置される板状ワークライブ手段との間に配置される板状ワーを所定で開まで付勢する付勢手段と、前記スクライバーホルダーを所定位置に移動させ、スクライブチンプによる板状 10 ワークの切込みを所定量となす切込み量調節手段とを備えたスクライバーユニットである。

【0009】上記板状ワークの割断方法によれば、所定 深さのスクライブ線を刻みた板状ワーク表面に垂直方向 に作用する外力を加えることで、スクライブ線に沿って 板状ワークを割断することができ、このときの割断幅は 小さくなる。

【0010】また上記板状ワークの割断装置によれば、 板状ワークの表裏面に同時にスクライブ線を刻むことが でき、割断値をかさくできるだけでなく、割断に要する [0011]

【発明の実施の形態】以下、本発明の一実施形態を図面 に基づき説明する。図1~図2において、割断装置11 には、基板などのワーク12の表面にスクライプ線を刻 むスクライブチップ13を有したスクライブユニット1 4が、スクライブチップ13が互いに対向するように一 対設けられている。スクライブユニット14の下方に は、ワーク12を、スクライブチップ13,13間の間 隙に挿通可能な位置に保持するワークホルダー15と、 ステージ16と、上下ステージ16を載置して水平方向 に移動する水平ステージ17と、水平ステージ17の移 動を案内するガイド18とが設けられている。

3

【0012】各スクライブユニット14において、スク ライブチップ13は、セラミックス,超硬又はダイヤモ ンド等の硬脆材料により円板状に形成され、周縁部が研 磨されて断面六角形をなしており、ワーク12の保持方 向に沿って設けられたスクライバーホルダー19の一端 部に回転自在に軸支されている。ワーク12に接するス クライバーチップ13の先端角は135°である。

【0013】スクライバーホルダー19は、中央部を貫 通する軸部20により支持台21の上面に回転自在に支 承されており、一端部に、この一端部を対向するスクラ イブユニット14に接近する方向に付勢するバネ22が バネストッパー23との間に設けられ、他端部に、支持 台21の一側面に対して出退する調整ノブ24が設けら れている。支持台21は水平方向に移動するX軸ステー ジ25に載置されていて、支持台21の移動により、ス クライブチップ13が、対向するスクライブチップ13 との間隙に挿通されるワーク12に接離する。

【0014】なお、両スクライブユニット14は、対向 するスクライバーチップ13の外周級どうしのズレが1 0μm以下となるように設置されている。上記したよう な割断装置11において、ワーク12の表面にスクライ ブ線を刻む際の動作を図3,図4,図5を交えて説明す

【0015】まず、各バネストッパー23の位置を護筋 することにより、バネ22の変形量すなわち付勢力を設 定する。次に、調整ノブ2.4を出退させてその端部を支 持台21の一側面に当接させることにより、バネ22の 40 勢力が設定される。 付勢力を微調整する。付勢力設定値はワーク12の材質 や厚みにより変更するが、厚み1mm以下のSi、Ga As等の半導体基板などでは200gf以下が適切であ る。付勢力を500gf以上に設定すると、後述するス クライブ線26 (図4) の周囲にクラックが生じやすく なり、良好な割断面27(図5)が得られない。また付 勢力が小さすぎるとスクライブ線26に沿って割断でき なくなる.

【0016】次に、X軸ステージ25を移動させてスク ライバーホルダー19とスクライバーチップ13とを所 50 【0022】また付勢手段としてはバネを例示したが、

定位置に配置することにより、スクライバーチップ13 によるワーク12の切込み量tを設定する。切込み量t は、0.1mm程度とする。この切込み量 t と上記した 付勢力設定値は、対向する2つのスクライブユニット1 4において等しくするのが望ましい。

【0017】以上の設定が終了した後、ガイド18に沿 って水平ステージ17を移動させることにより、ワーク 12をスクライブユニット14, 14間を毎秒200m mで通過させる。これにより、ワーク12の両側よりス ワークホルダー15を載置して上下方向に移動する上下 10 クライバーチップ13,13がはさみ込むように作用 し、各スクライバーチップ13に接触したワーク12の 表面に、クラック28が生じ、非常に微小なキズが集積 して、スクライブ線26として残る。加工中には図3に 示すように加工抵抗によってバネ22が変形し、付勢力 が変化するが、加工性能に与える影響は小さい。 【0018】次に、上下ステージ16を移動させて、任

意の割断幅、すなわちスクライブ線26の間隔となるよ うに設定し、上記と同様の動作を繰り返して複数本のス クライブ線26を刻む。その後、ワーク12の縦横を変 20 更し、同様にして複数本のスクライブ線26を刻む。 【0019】スクライブ線26を刻み終えたら、図5に 示すように曲げ応力を加えることにより、スクライブ線 26に沿って割断する。なお、この実施形態において

は、上記したようにスクライバーチップ13、13間の ずれを小さくしているので、割断面27は良好になり、 ワーク12の表面に対する割断面27の直角度も良好に なる。割断面27には、クラック28の痕跡であるリブ マーク29が見られることがあるが、半導体基板などの ワーク12ではチッピングが生じないように小さい付勢 30 力が設定されるので、クラック28が非常に短くなり、 明瞭なリブマーク29は残らず、へき開した割断面27 になることも多い。

【0020】また、クラック28の長さは、スクライバ ーチップ13に付与される付勢力により異なり、付勢力 が大きいときは、ワーク12の厚み方向の中心で2つの クラック28が交差し、スクライブ線26を刻むと同時 にワーク12が割断される。しかし、複数本のスクライ ブ線26を刻んだ後で一度に割断する方が効率よく作業 できるので、通常はクラック28が交差しない小さい付

【0021】上記した実施形態では回転式の円板状スク ライパーチップ13を用いたが、CO。レーザやYAG レーザなどのレーザビームを用いてもよい。またスクラ イブチップ13は、上記した工具材料より形成したもの に比べて精度の面で劣るが単粒ダイヤモンドを固定した ものでもよく、スクライブチップ13の先端形状は、外 周縁を通る仮想平面に対して非対称としても、2段の角 度を持たせてもよく、対象ワークによって変えればよ

5 エアーシリンダーを用いてもよい。さらに、ワーク12 の表裏面を交互にスクライブしても上記と同じ効果が得 られる。

[0023]

【発明の効果】以上のように本発明によれば、板状ワー クの表裏面の同一位置にスクライブ線を刻み、このスク ライブ線に沿って板状ワークを割断するようにしたの で、チッピング等を防止して割断幅を小さくでき、材料 歩留りが向上するとともに、高精度な割断加工が可能と なる。

【0024】また、少なくとも一対のスクライブ手段を 対向して配置した装置構成としたので、板状ワークの表 裏面に同時にスクライブ線を刻むことができ、割断幅を 小さくできるだけでなく、高速制断が可能となる。

【図面の簡単な説明】

【図1】 本発明の一実施形能における割断装置の平面 図。

【図2】図1に示した割断装置に配置されたスクライブ

ユニットの平面図および側面図。 【図3】図1、図2に示したスクライブユニットに配置*20 27

* されたスクライブチップの動作を表わす模式図

【図4】 同スクライブチップによる加工原理を示す様式 図.

【図5】 同スクライブチップによる加工後の割断を表わ す模式図。

【図6】従来のダイシング装置を使った半導体基板のチ ップの切り出し方法を示す説明図。

【図7】図6に示したダイシング装置の加工部の拡大 図.

10 【符号の説明】

- 11 割断装置
- 12 ワーク
- 13 スクライブチップ
- 14 スクライバーユニット
- 19 スクライバーホルダー
- 22 バネ
- 23
- バネストッパー 25 X軸ステージ
- 26 スクライブ線
- 割断而

